

099**ESTUDO DE UNIDADES FUNCIONAIS PARA SÍNTESE AUTOMÁTICA DE CIRCUITOS DIGITAIS.** *R. Raupp, R. Tavares e R. Reis(orientador).* (Departamento de Informática CPGCC-UFRGS)

Está sendo criada uma biblioteca que será composta de unidades funcionais, tais como: somador, comparador, multiplicador, entre outros. Esta biblioteca será usada na síntese automática de circuitos digitais. Isto é, a partir de um algoritmo que descreve o comportamento do circuito, obtém-se uma descrição estrutural do mesmo. Para a criação da biblioteca partimos de portas básicas como portas AND, NAND, OR... para compormos nossas unidades funcionais. Estas foram projetadas dentro de certas especificações necessárias para o projeto em si. Partiu-se após, para a simulação e lay-out das mesmas. As unidades funcionais projetadas realizam soma, subtração, comparação, multiplicação, divisão, entre outros; bem como, a combinação destas. Após a construção e simulação das unidades funcionais obter-se-á o tempo de atraso e a área gasta em cada unidade funcional que servirão como parâmetro para caracterização da biblioteca.(CNPq)