

193

DESENVOLVIMENTO E SINTESE DE APLICAÇÃO PARA O PROCESSADOR FEMTOJAVA. *Luis Filipe Blaskoski Meyer, Carlos Eduardo Pereira (orient.) (UFRGS).*

Introdução: O presente resumo tem por objetivo fazer uma breve descrição do que foi feito até o momento desde o período inicial desta bolsa de pesquisa. Basicamente, o trabalho foi norteadado por dois tópicos: Num primeiro momento, foi realizado um estudo sobre a linguagem Java. Após, se pesquisou sobre o uso da linguagem VHDL. Descrição dos materiais e métodos utilizados: A linguagem Java foi pesquisada e utilizada primeiramente no NET beans 3.1 da Sun. Depois, os conhecimentos adquiridos foram usados em um outro software. Este software foi se chama SASHIMI e foi desenvolvido pela Universidade Federal do Rio Grande do Sul. Este software tem por meta, usar a linguagem Java e aplica-la no Femtojava (processador também idealizado pela UFRGS). Já a linguagem VHDL é desenvolvida em dois softwares, no Modelsim, da Xilinx e no QuartusII da Altera. Síntese dos resultados: Os experimentos feitos para se tomar conhecimento do funcionamento dos softwares analisados acima, foram extremamente proveitos e em breve serão usados para outros objetivos. Conclusão: Tendo tomado conhecimento dos assuntos abordados acima, fica faltando apenas colocar em prática e realizar mais experimentos, que possam aumentar ainda mais o aprendizado. (BIC).